



一、系统组成

- 1、电源： 交流输入：220V \pm 10%、50Hz
固定直流输：出5V/3A；
- 2、手动单脉冲电路2组：每组可同时输出正负两个脉冲，脉冲幅值为 TTL 电平。
- 3、定频率脉冲源6路，输出为 TTL 电平：8MHz、4MHz、2MHz、1MHz；
- 4、16位逻辑电平输入开关：可输入低电平‘0’、高电平‘1’（为正逻辑）。
- 5、16位逻辑电平指示灯：指示灯亮表示高电平‘1’，指示灯灭表示低电平‘0’。
- 6、数码管显示：4位 BCD 码数码管显示电路。
- 5、继电器控制。
- 6、蜂鸣器电路。
- 7、用户实验区：4个14芯 IC 插座、9个16芯 IC 插座、4个20芯 IC 插座、一个多功能实验插座区、1块面包板。
- 8、以上模块部分都采用 1 号自锁紧导线和单股导线二种方式连接。

二、实验项目

1) 其本实验

- 1、门电路的逻辑功能及测试实验
可控码制转换器的设计与实现
- 2、三态门实验
- 3、数据选择器和译码器实验
- 4、组合逻辑电路（半加器、全加器及逻辑运算）实验
- 5、触发器实验（一） R-S、D、JK
- 6、触发器实验（二） 三态输出触发器、锁存器
- 7、时序电路测试与研究
- 8、集成计数器及寄存器实验
- 9、波形产生器及单稳态触发器实验